

1. Пристрій вибірки та зберігання, що містить підсилювач сигналу, аналоговий ключ, інтегруючий пристрій, два резистори задання коефіцієнта передачі, другий із яких являє собою ланцюг зворотного зв'язку, компенсуючий резистор та ланцюг зворотного зв'язку у вигляді ємності, причому вхід пристрою підключений до першого резистора задання коефіцієнта передачі, неінвертуючий вхід підсилювача сигналу підключений між двома резисторами задання коефіцієнта передачі, а його інвертуючий вхід підключений до компенсуючого резистора, другий вивід якого заземлений, крім того вхід ключа аналогового сигналу підключений до виходу підсилювача сигналу, а вихід підключений до інвертуючого входу інтегруючого пристрою, неінвертуючий вхід якого заземлений, причому інвертуючий вхід інтегруючого пристрою та його вихід підключені до ланцюга зворотного зв'язку у вигляді ємності, одночасно з цим вихід інтегруючого пристрою підключений до другого виводу другого резистора задання коефіцієнта передачі, який являє собою ланцюг зворотного зв'язку, який **відрізняється** тим, що пристрій додатково забезпечений підсилювачем рівня сигналу та додатковим резистором зворотного зв'язку, причому інвертуючий вхід підсилювача рівня сигналу з'єднаний з двома резисторами задання коефіцієнта передачі та додатковим резистором зворотного зв'язку, другий вивід якого з'єднаний з виходом підсилювача рівня сигналу, причому неінвертуючий вхід підсилювача рівня сигналу заземлений.

2. Пристрій вибірки та зберігання за п. 1, який **відрізняється** тим, що кожний із пристроїв у вигляді підсилювача сигналу, інтегруючого пристрою та підсилювача рівня сигналу виконаний як операційний підсилювач.